

# SPECIFICATION

**MODEL: 013-LAP-S/PDIF-M**

**PART NO :** \_\_\_\_\_

**VERSION :** V1.23

Approver		Check	Design
GM	PM		

Customer Confirm

# 目錄

1	軟體註冊 .....	3
2	人機介面 .....	6
3	使用說明 .....	9

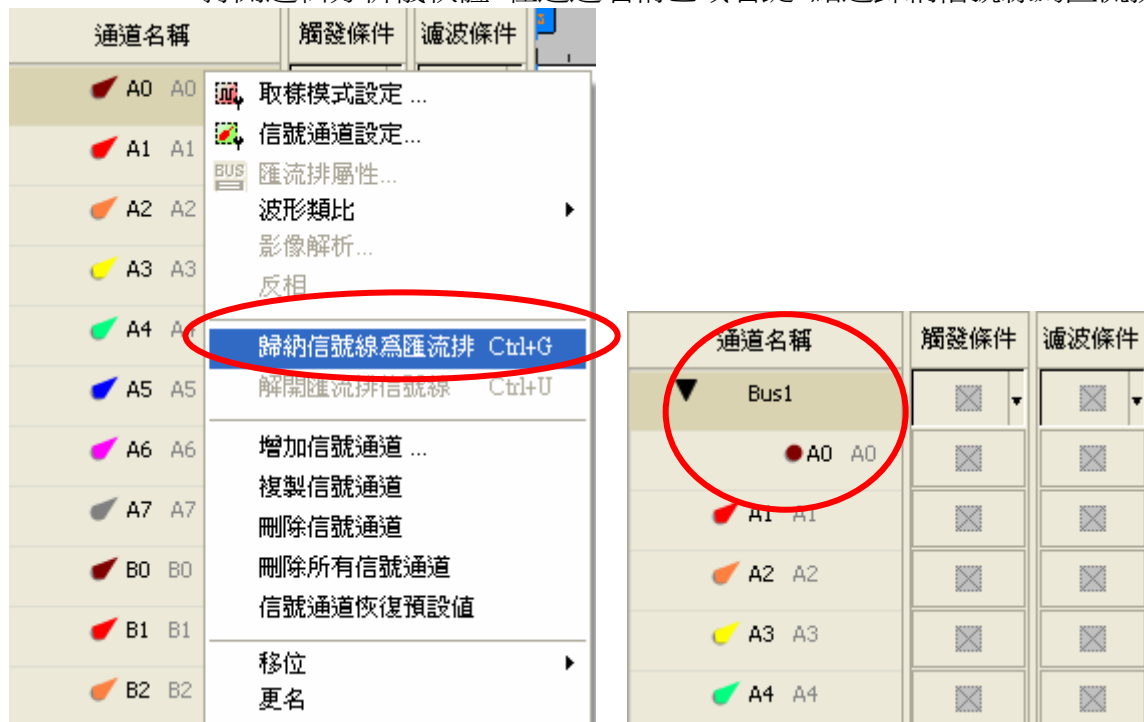
# 1 軟體註冊

軟體註冊請依照下列步驟進行註冊。

※ 注 1：所有匯流排註冊方式皆相同，註冊時依照流程即可，下圖註冊以 BUS 匯流排協定為範例，藉以參考。

※ 注 2：本說明書若有任何改動恕不另行通知。因模組版本升級而造成的與本說明書不符，以模組軟體為準。

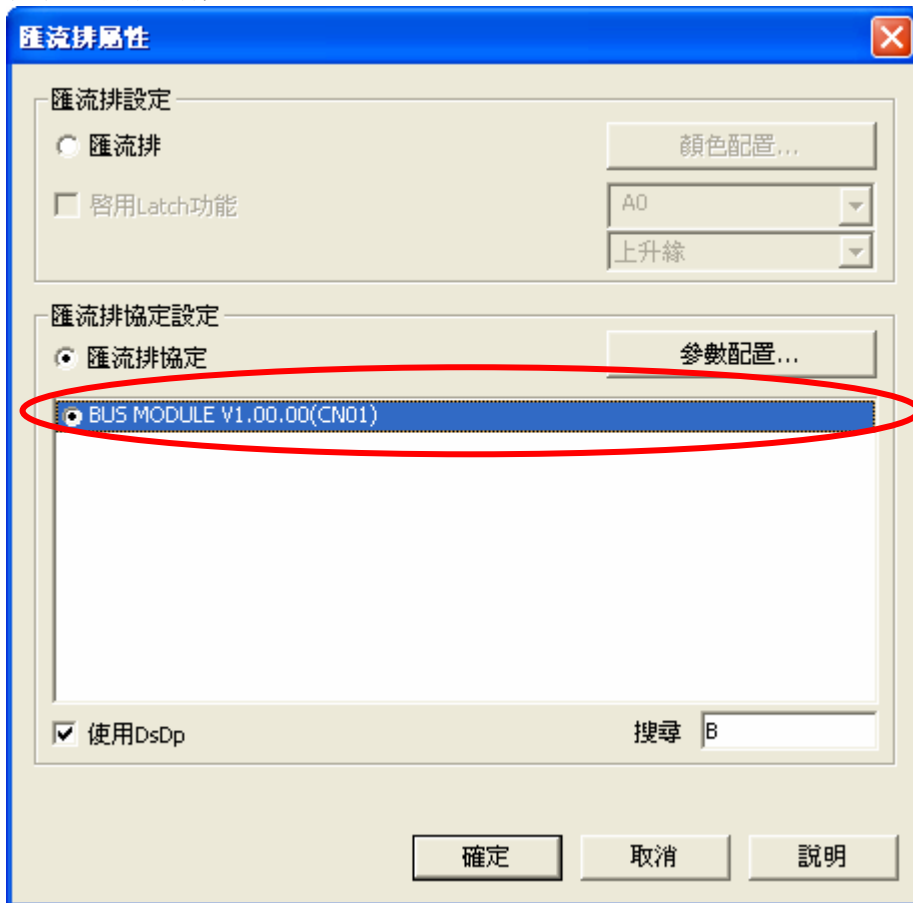
**STEP 1.** 打開邏輯分析儀軟體，在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1。



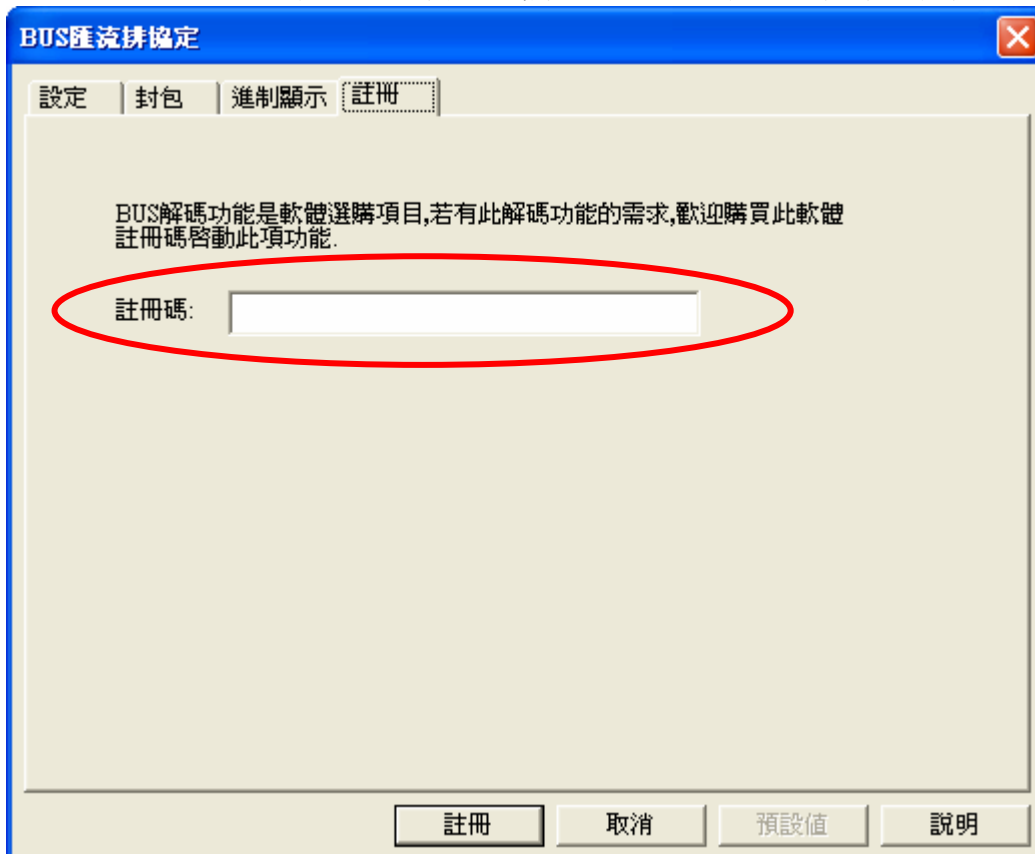
**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。



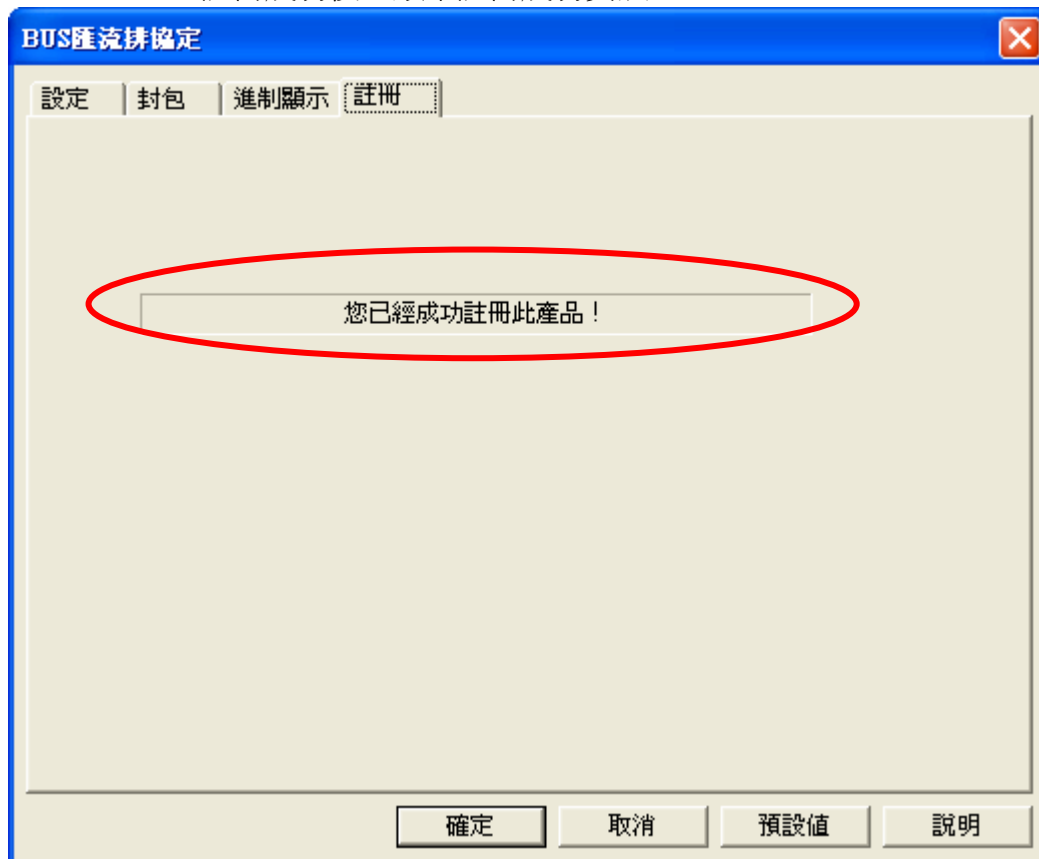
**STEP 3.** 在匯流排屬性對話框，點選 BUS MODULE V1.00.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



**STEP 4.** 點選註冊頁籤，輸入該機型的 BUS 註冊碼，按下註冊按鈕進行註冊。



**STEP 5.** 註冊成功後，顯示註冊成功資訊。



## 2 人機介面

在設定頁，S/PDIF 相關設定可參考下圖介面。

### 設定頁

#### 通道設定：

S/PDIF 匯流排協定只需要 1 線解碼。

#### 匯流排協定設定：

##### AUX 傳送方向：

可選擇 LSB->MSB 或 MSB->LSB 兩種，預設為 LSB->MSB。

##### Data 傳送方向：

可選擇 LSB->MSB 或 MSB->LSB 兩種，預設為 LSB->MSB。

##### 頻率：

可選擇 2.0480Mhz，2.8224Mhz，3.072Mhz，5.6448Mhz，6.144Mhz，11.2896Mhz，12.288Mhz，22.5792Mhz，24.576Mhz 共 9 種，也可以輸入 0.5~25MHz 之間的頻率，預設為 2.0480Mhz。

##### Data 模式：

可選擇 24 位元，20 位元或 16 位元，預設為 24 位元模式。

##### 同位檢查：

可選擇 Odd Parity 或 Even Parity，預設 Odd Parity。

##### Frame 位元數：

如勾選此功能，解碼按照 BLOCK 格式協定嚴格解碼，不勾選，只要符合 Sumframe 格式都會解碼出來。通常 BLOCK 範圍 32~192 個 Frame，一般 BLOCK 為 192 個。

匯流排協定顏色：  
使用者可自行設定解碼欄位顏色。

封包頁

S/PDIP匯流排協定

設定

封包

進制顯示

註冊

項目	顏色	項目	顏色
<input checked="" type="checkbox"/> Start-B	<div><div></div><div>...</div></div>	<input checked="" type="checkbox"/> Validity	<div><div></div><div>...</div></div>
<input checked="" type="checkbox"/> Start-W	<div><div></div><div>...</div></div>	<input checked="" type="checkbox"/> User	<div><div></div><div>...</div></div>
<input checked="" type="checkbox"/> Start-M	<div><div></div><div>...</div></div>	<input checked="" type="checkbox"/> Channel	<div><div></div><div>...</div></div>
<input checked="" type="checkbox"/> AUX	<div><div></div><div>...</div></div>	<input checked="" type="checkbox"/> Parity	<div><div></div><div>...</div></div>
<input checked="" type="checkbox"/> Data	<div><div></div><div>...</div></div>		

確定

取消

預設值

說明

封包部分可依使用者喜好調整各封包顏色，勾選項顯示在封包列表中，未勾選項不會顯示在封包列表中。預設勾選所有項。

## 進制顯示頁

The screenshot shows the 'S/PDIF Stream Configuration' dialog box with the 'Radix Display' tab selected. The 'Enable' checkbox is checked. For both 'AUX' and 'Data', the 'Hexadecimal' radio button is selected. The 'OK', 'Cancel', 'Default', and 'Help' buttons are at the bottom.

S/PDIF匯流排協定

設定 封包 進制顯示 註冊

☒ 啓動

AUX: ☐ 二進制 ☐ 十進制 ☒ 十六進制 ☐ ASCII

Data: ☐ 二進制 ☐ 十進制 ☒ 十六進制 ☐ ASCII

確定 取消 預設值 說明

當啓用自定義進制顯示時，AUX, Data 用戶可自定義其進制。不啓用時，爲灰色狀態，不可點選進制設定。

## 註冊頁

The screenshot shows the 'S/PDIF Stream Configuration' dialog box with the 'Registration' tab selected. A message box in the center states '您已經成功註冊此產品！' (You have successfully registered this product!). The 'OK', 'Cancel', 'Default', and 'Help' buttons are at the bottom.

S/PDIF匯流排協定

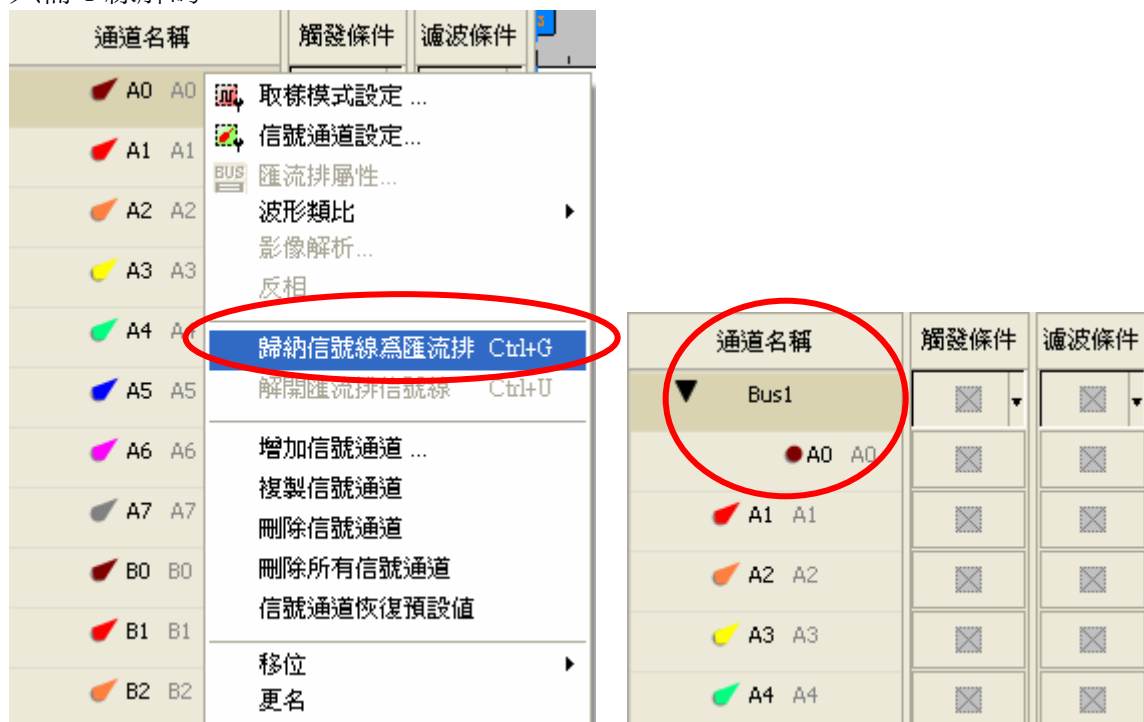
設定 封包 進制顯示 註冊

您已經成功註冊此產品！

確定 取消 預設值 說明

### 3 使用說明

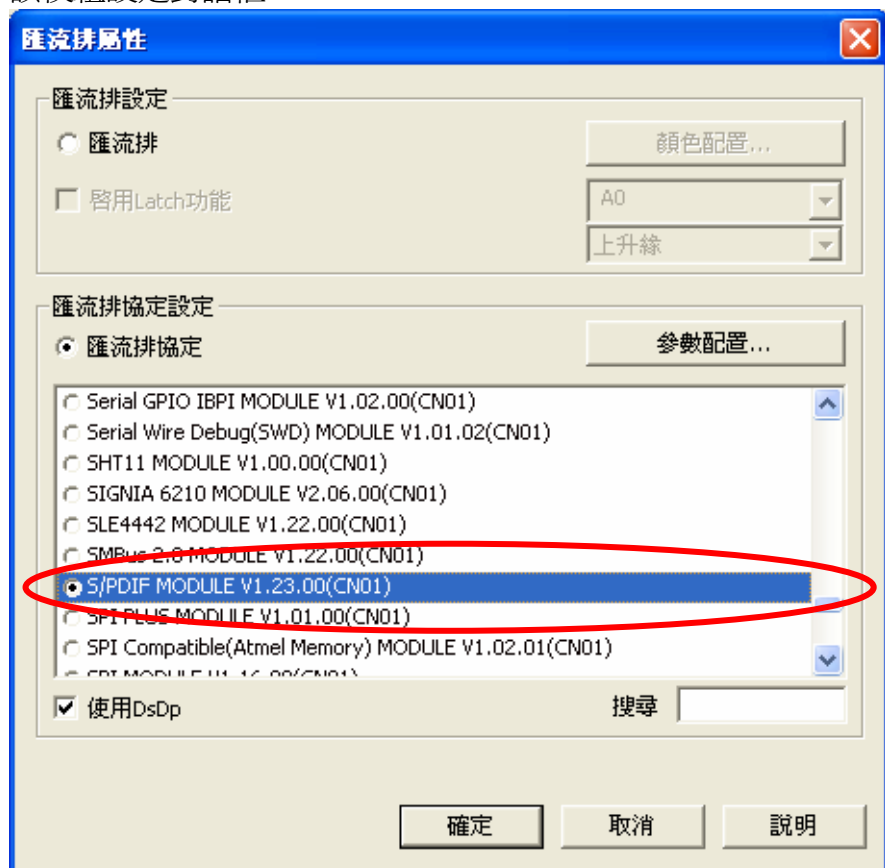
**STEP 1.** 在通道名稱區域右鍵，點選歸納信號線為匯流排，把 A0 歸納為 Bus1，S/PDIF 匯流排協定只需 1 線解碼。



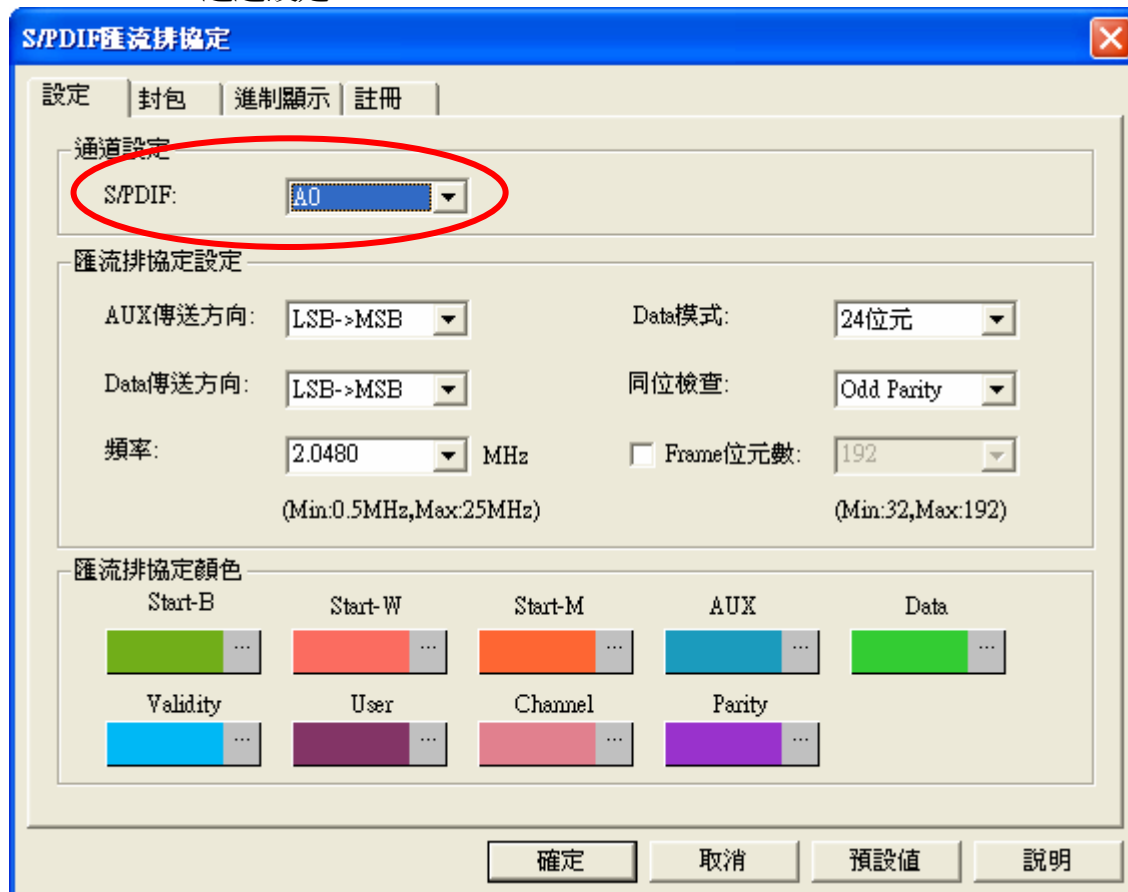
**STEP 2.** 選擇 Bus1，再在通道區域右鍵，點選匯流排屬性，調出匯流排屬性對話框。



**STEP 3.** 在匯流排屬性對話框，點選 S/PDIF MODULE V1.23.00(CN01)，再單擊參數配置按鈕調出該模組設定對話框。



**STEP 4.** 通道設定。



**STEP 5.** 設定 AUX 傳送方向為 LSB->MSB 或 MSB->LSB。



**S/PDIF 匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX 傳送方向: **LSB->MSB** Data 模式: 24 位元  
Data 傳送方向: LSB->MSB 同位檢查: Odd Parity  
頻率: 2.0480 MHz ☐ Frame 位元數: 192  
(Min:0.5MHz,Max:25MHz) (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

確定 取消 預設值 說明

**STEP 6.** 設定 Data 傳送方向為 LSB->MSB 或 MSB->LSB。



**S/PDIF 匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX 傳送方向: LSB->MSB Data 模式: 24 位元  
**Data 傳送方向: LSB->MSB** 同位檢查: Odd Parity  
頻率: 2.0480 MHz ☐ Frame 位元數: 192  
(Min:0.5MHz,Max:25MHz) (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

確定 取消 預設值 說明

**STEP 7.** 設定頻率在 0.5~25MHz 之間。

**S/PDIF匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX傳送方向: LSB->MSB      Data模式: 24位元  
Data傳送方向: LSB->MSB      同位檢查: Odd Parity  
**頻率: 2.0480 MHz** (Min:0.5MHz,Max:25MHz)      ☐ Frame位元數: 192 (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

確定 取消 預設值 說明

**STEP 8.** 設定 Data 模式為 24 位元，20 位元或 16 位元。

**S/PDIF匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX傳送方向: LSB->MSB      **Data模式: 24位元**  
Data傳送方向: LSB->MSB      同位檢查: Odd Parity  
頻率: 2.0480 MHz (Min:0.5MHz,Max:25MHz)      ☐ Frame位元數: 192 (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

確定 取消 預設值 說明

## STEP 9. 設定同位檢查。

**S/PDIF匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX傳送方向: LSB->MSB Data模式: 24位元  
Data傳送方向: LSB->MSB 同位檢查: Odd Parity  
頻率: 2.0480 MHz ☐ Frame位元數: 192  
(Min:0.5MHz,Max:25MHz) (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

確定 取消 預設值 說明

## STEP 10. 勾選 Frame 位元數，進行設定。

**S/PDIF匯流排協定**

設定 | 封包 | 進制顯示 | 註冊

通道設定  
S/PDIF: A0

匯流排協定設定  
AUX傳送方向: LSB->MSB Data模式: 24位元  
Data傳送方向: LSB->MSB 同位檢查: Odd Parity  
頻率: 2.0480 MHz ☒ Frame位元數: 192  
(Min:0.5MHz,Max:25MHz) (Min:32,Max:192)

匯流排協定顏色  
Start-B Start-W Start-M AUX Data  
Validity User Channel Parity

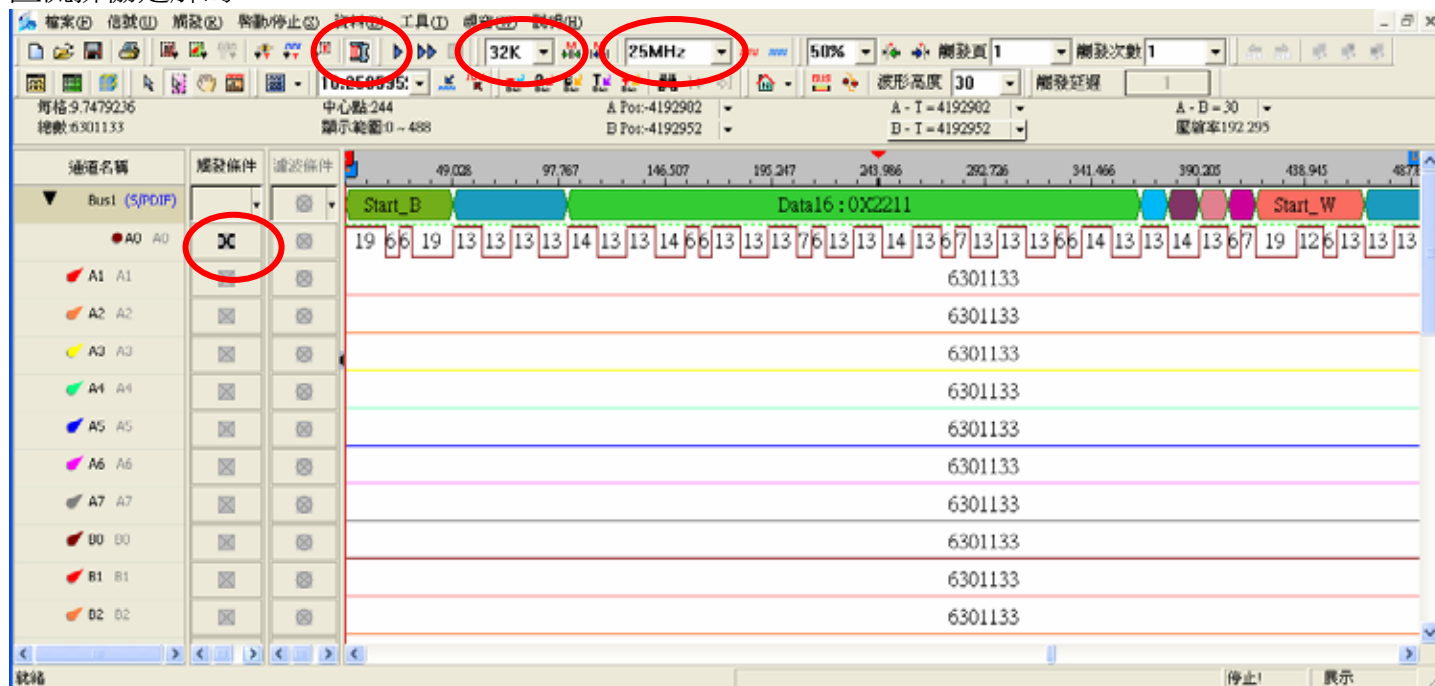
確定 取消 預設值 說明

## STEP 11. 匯流排協定顏色設定。



**STEP 12.** 匯流排協定解碼完成圖示，啓用壓縮，任一邊緣觸發，設定記憶體容量為 32K，取樣頻率為 25MHz。（取樣頻率最好是待測訊號的 4 倍以上）

## 匯流排協定解碼



封包列表

